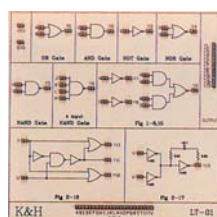


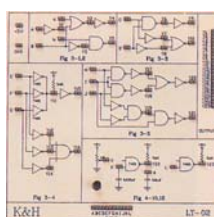
Электронные тренажёры / Макетные платы / Аксессуары



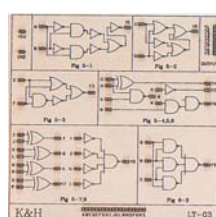
Цифровой обучающий тренажер LT-1000



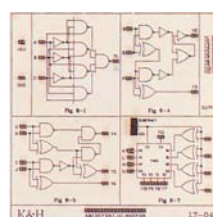
LT-01 ОПЫТЫ 1,2



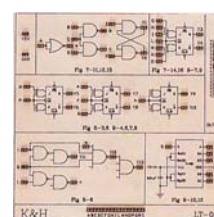
LT-02 ОПЫТЫ 3,4



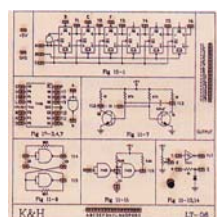
LT-03 ОПЫТ 5



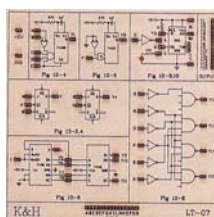
LT-04 ОПЫТ 6



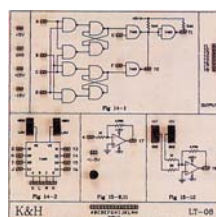
LT-05 ОПЫТЫ 7,8,9



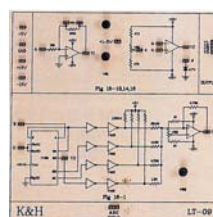
LT-06 ОПЫТЫ 10,11



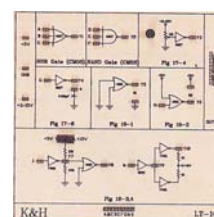
LT-07 ОПЫТЫ 12,13



LT-08 ОПЫТЫ 14,15



LT-09 ОПЫТЫ 15,16



LT-10 ОПЫТЫ 17,18

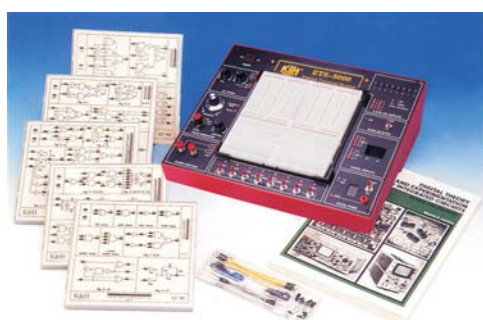
Особенности

- С 10 модулями, обеспечивающими 18 опытов
- Пошаговые упражнения и реализация
- Совместим с цифровой-аналоговой учебной лабораторной системой ETS-7000A и новейшим цифровым тренажером ETS-5000.
- Модули легко меняются
- С руководством по проведению опытов

Технические характеристики

1. 10 экспериментальных модулей
2. На модулях имеются обозначения элементов схемы опыта.
3. Вес: 4 кг

LT-01		LT-02		LT-03	LT-04
ОПЫТ 1	ОПЫТ 2	ОПЫТ 3	ОПЫТ 4	ОПЫТ 5	ОПЫТ 6
Основные логические функции	Булева алгебра и минимизация логического уравнения	Теорема моргана	Определение и функционирование ТТЛ элемента И-НЕ	Исключающее ИЛИ и его реализация	Полный сумматор и полный вычитатель
LT-05			LT-06		LT-07
ОПЫТ 7	ОПЫТ 8	ОПЫТ 9	ОПЫТ 10	ОПЫТ 11	ОПЫТ 12
Бистабильный и триггерный	Двоичные счетчики и двоичная система счисления	Счетчики деления на N и двоичная система счисления	Сдвиговые регистры и кольцевые счетчики	Формирование импульсов и сборка триггера Шмитта	Таймеры на микросхемах 74122, 74121, 555
LT-07	LT-08		LT-09	LT-10	
ОПЫТ 13	ОПЫТ 14	ОПЫТ 15	ОПЫТ 16	ОПЫТ 17	ОПЫТ 18
Кодирование и декодирование	Память с произвольной выборкой (RAM)-сверхоперативная память pda	Операционный усилитель	Цифро-аналоговое (ЦАП) и аналого-цифровое (АЦП) преобразование	Комплементарная симметричная МОП (КМОП)-структура-принципы и характеристики	Комплементарная симметричная МОП (КМОП)-структура (МОП)-ТТЛ-интерфейс



Совместим с новейшим цифровым тренажером ETS-5000