

Электронные тренажёры / Макетные платы / Аксессуары



Комплект для проведения лабораторных работ по цифровой электронике OLS-2000



СТАНДАРТНАЯ КОМПЛЕКТАЦИЯ СИСТЕМЫ

Собирать экспериментальные схемы трудно. Серия OLS позволяет студентам легко получать наглядные примеры работы экспериментальных схем. Таким образом, теорию электронных приборов можно изучать прямо по соответствующей книжке.

Главная цель тренажера – обучить студентов принципам работы электронных схем, а не процессу сборки компонентов.



СОВМЕСТИМ С ЦИФРОВЫМ ТРЕНАЖЕРОМ IDL-800A

ОСОБЕННОСТИ

- Комплект OLS-2000 позволяет студентам собирать самые сложные схемы, оставляя им достаточно времени для плодотворного экспериментирования.
- Комплект OLS-2000 совместим с другими продуктами K&H – цифровым тренажером IDL-800A, лабораторным набором для сборки цифровых цепей DT-01, цифровой-аналоговой учебной лабораторной системой ETS-7000A и новейшим цифровым тренажером ETS-5000.
- Никаких дополнительных устройств не требуется. В комплект входит стандартный набор всех необходимых компонентов. Тщательно продуманное программное обеспечение разработано преподавателями со стажем более 20 лет. Но эксперименты нацелены в основном на теорию. Профессиональное руководство содержит ссылки на самые популярные теоретические источники. Имеется перечень компонентов принципиальной схемы и четкое описание последовательности действий. Каждый эксперимент перед окончательным редактированием прошел испытания.
- Кроме того, продолжительное учебная практика обеспечивает передачу практических навыков за минимальное время.

СПИСОК ЭКСПЕРИМЕНТОВ

1. FE-01 Основные логические функции
2. FE-02 Основные логические функции
3. FE-03 Основные логические функции
4. FE-04 Основные логические функции
5. FE-05 Булева алгебра и минимизация логических уравнений
6. FE-06 Булева алгебра и минимизация логических уравнений
7. FE-07 Булева алгебра и минимизация логических уравнений
8. FE-08 Булева алгебра и минимизация логических уравнений
9. FE-09 Булева алгебра и минимизация логических уравнений
10. FE-10 Булева алгебра и минимизация логических уравнений
11. FE-11 Теорема Моргана
12. FE-12 Теорема Моргана
13. FE-13 Теорема Моргана
14. FE-14 Теорема Моргана
15. FE-15 Теорема Моргана
16. FE-16 Определение и функционирование ТТЛ элементов И-НЕ/ИЛИ-НЕ
17. FE-17 Определение и функционирование ТТЛ элементов И-НЕ/ИЛИ-НЕ
18. FE-18 ИСКЛЮЧАЮЩЕЕ ИЛИ и его реализация
19. FE-19 ИСКЛЮЧАЮЩЕЕ ИЛИ и его реализация
20. FE-20 ИСКЛЮЧАЮЩЕЕ ИЛИ и его реализация
21. FE-21 ИСКЛЮЧАЮЩЕЕ ИЛИ и его реализация
22. FE-22 ИСКЛЮЧАЮЩЕЕ ИЛИ и его реализация
23. FE-23 ИСКЛЮЧАЮЩЕЕ ИЛИ и его реализация
24. FE-24 ИСКЛЮЧАЮЩЕЕ ИЛИ и его реализация
25. FE-25 Полный сумматор и полный вычитатель
26. FE-26 Полный сумматор и полный вычитатель
27. FE-27 Полный сумматор и полный вычитатель

28. FE-28 Полный сумматор и полный вычитатель
29. FE-29 Полный сумматор и полный вычитатель
30. FE-30 Бистабильный мультивибратор или триггер (FF)
31. FE-31 Бистабильный мультивибратор или триггер (FF)
32. FE-32 Бистабильный мультивибратор или триггер (FF)
33. FE-33 Двоичные счетчики и двоичная система счисления
34. FE-34 Двоичные счетчики и двоичная система счисления
35. FE-35 Счетчики-делители на N и десятичные счетчики
36. FE-36 Счетчики-делители на N и десятичные счетчики
37. FE-37 Счетчики-делители на N и десятичные счетчики
38. FE-38 Счетчики-делители на N и десятичные счетчики
39. FE-39 Счетчики-делители на N и десятичные счетчики
40. FE-40 Регистры сдвига и кольцевые счетчики
41. FE-41 Регистры сдвига и кольцевые счетчики
42. FE-42 Регистры сдвига и кольцевые счетчики
43. FE-43 Регистры сдвига и кольцевые счетчики
44. FE-44 Формирование импульсов; триггер Шмитта
45. FE-45 Формирование импульсов; триггер Шмитта
46. FE-46 Таймеры на микросхемах 74122, 74121 и 555
47. FE-47 Таймеры на микросхемах 74122, 74121 и 555
48. FE-48 Декодирование и кодирование
49. FE-49 Декодирование и кодирование
50. FE-50 Декодирование и кодирование
51. FE-51 Декодирование и кодирование
52. FE-52 Память с произвольной выборкой (RAM) сверхоперативная память
53. FE-53 Память с произвольной выборкой (RAM) сверхоперативная память
54. FE-54 Операционный усилитель
55. FE-55 Операционный усилитель
56. FE-56 Операционный усилитель
57. FE-57 Цифро-аналоговое (ЦАП) и аналого-цифровое (АЦП) преобразование
58. FE-58 Цифро-аналоговое (ЦАП) и аналого-цифровое (АЦП) преобразование
59. FE-59 Комплементарный симметричный МОП (КМОП) прибор – принципы и характеристики
60. FE-60 Комплементарный симметричный МОП (КМОП) прибор – принципы и характеристики
61. FE-61 Комплементарный симметричный МОП (КМОП) прибор – интерфейс ТТЛ
62. FE-62 Комплементарный симметричный МОП (КМОП) прибор – интерфейс ТТЛ

СТАНДАРТНАЯ КОМПЛЕКТАЦИЯ

1. Принципиальная схема (калька) : 62 шт.
2. Руководство по проведению экспериментов : 1 шт.
3. Компоненты : 1 комплект
4. Макетная плата RM-203 : 1 шт.
5. Размеры : 290 x 225 x 55мм (длина x ширина x высота)
6. Вес : 1.4 кг